**MEMORIAL DESCRITIVO – AP2**

**INTEGRANTES:**

Isabelle Mamprim. | 202109123289

Gustavo Valentim | 202201037709

Lucas Liduíno | 202202355471

Nicholas Victorino | 202203813021

**PROPOSTA:**

Essa solução propõe a representação paralela do resultado da soma de dois números binários de 4 bits em uma sequência serial na saída do sistema.

**COMPONENTES:**

- **1 *Somador* 4 bits | HD74LS283P**: realiza a soma de dois números de 4 bits e apresenta o resultado em uma de suas saídas.

- **8 *Resistores* 4,6KΩ**: utilizado para limitar a corrente que passa pelas saídas dos dip switches.

- **2 Resistores 330**Ω : utilizado para limitar a corrente que passa pelos leds

- 1 ***Multiplexador*** | MM74HC151N: componente que fará a seleção dos sinais de entrada, e irá direcionar o selecionado para a saída.

- 2 ***Dip Switches:*** usado para a seleção dos valores a serem somados.

- **1 chip Dual J-K Flip-flop**: componente que serve como contador síncrono crescente de 2 bits.

- 4 ***leds*** **amarelos**: para visualizar a soma os bits que serão somados.

- 2 ***leds*** **vermelhos e 1 led verde**: para visualizar o resultado.